

Abstract of the Disclosure

画像処理装置は、画素値シフトによってブロック内にドット塊を作り、各ブロック内のドット塊の集合でストライプパターンや網点のテクスチャを構成する際に、画素値ブロックごとに位相量を決め、ブロック内の各画素からブロック内に指定された被シフト画素へシフトする画素の値を、その位相量に応じて制御する。これによりそのブロック内でのドット塊のブロック内での位置を画素サイズより小さいレベルで制御できる。また、画像処理システムはこのような画像処理装置の他に少なくとも画像読み取り部を有し、好ましくは画像形成部を備えることにより、高画質で安定した画像を得ている。